

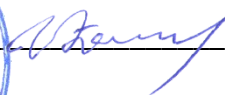


Ministerul Educației al Republicii Moldova
Centrul de Excelență în Informatică și Tehnologii Informaționale

"Aprob"

Directorul Centrului de Excelență în
Informatică și Tehnologii Informaționale



 Vitalie Zavadschi

20 decembrie 2016

Curriculumul modular
F.04.O.017 Analiza și sinteza dispozitivelor numerice

Specialitatea: 61230 Rețele de calculatoare
Calificarea: Tehnician pentru rețele de calculatoare

Chișinău 2016

Curriculumul a fost elaborat în cadrul Proiectului *EuropeAid/133700/C/SER/MD/12*
"Asistență tehnică pentru domeniul învățământ și formare profesională
în Republica Moldova",
implementat cu suportul financiar al Uniunii Europene



Autori:

Iațimirschii Sergiu, grad didactic unu, Colegiul Politehnic din Bălți.

Muntean Mihail, grad didactic doi, Centrul de Excelență în Energetică și Electronică.

Aprobat de:

Consiliul metodic științific al Centrului de Excelență în Informatică și Tehnologii Informaționale.



Director

Vitalie Zavadschi

20 decembrie 2016

Recenzenți:

1. Asociația Națională a Companiilor din Domeniul TIC/ATIC, adresa: str.Maria Cibotari 28, mun.Chișinău, director executiv Chirița Ana.
2. „EBS Integrator” SRL, adresa: str.Ion Inculeț 33, mun.Chișinău, director Aremesu Vitalie.

Adresa Curriculumului în Internet:

Portalul național al învățământului profesional tehnic

<http://www.ipt.md/ro/produse-educationale>.

Cuprins

| | |
|---|----|
| I. Preliminarii | 4 |
| II. Motivația, utilitatea disciplinei pentru dezvoltarea profesională | 4 |
| III. Competențele profesionale specifice disciplinei | 5 |
| IV. Administrarea disciplinei | 5 |
| V. Unitățile de învățare | 5 |
| VI. Repartizarea orientativă a orelor pe unități de învățare | 8 |
| VII. Studiu individual ghidat de profesor | 8 |
| VIII. Lucrările de laborator/practice recomandate | 10 |
| IX. Sugestii metodologice | 10 |
| X. Sugestii de evaluare a competențelor profesionale | 11 |
| XI. Resursele necesare pentru desfășurarea procesului de studiu | 13 |
| XII. Resursele didactice recomandate elevilor | 13 |

I. Preliminarii

Disciplina Analiza și sinteza dispozitivelor numerice, componentă a ofertei educaționale (curricular) pentru calificări profesionale din domeniul de formare profesională Utilizarea calculatorului, face parte din componenta fundamentală a planului de învățământ la specialitatea 61230 – Rețele de calculatoare. Disciplina are alocat un număr de 90 ore/sem., conform planului de învățământ, din care: 30 ore/sem. – ore de studiu individual.

Disciplina Analiza și sinteza dispozitivelor numerice este centrată pe rezultate ale învățării și vizează dobândirea de cunoștințe, abilități și atitudini necesare angajării pe piața muncii în una din ocupațiile specificate în *Clasificatorul ocupațiilor din Republica Moldova (CORM 006-14) corespunzătoare calificărilor profesionale de nivel 4*, din domeniul de formare profesională Utilizarea calculatorului sau în continuarea pregătirii într-o calificare de nivel superior.

II. Motivația, utilitatea disciplinei pentru dezvoltarea profesională

Curriculumul la disciplina Analiza și sinteza dispozitivelor numerice reprezintă documentul normativ de bază care descrie condițiile învățării și performanțele ce trebuie atinse la disciplină, exprimate în competențe, conținuturi și activități de învățare.

Prin studierea disciplinei Analiza și sinteza dispozitivelor numerice se urmărește formarea la elevi a următoarelor valori și atitudini:

- Adaptarea la cerințele pieței muncii și la dinamica evoluției tehnologice
- Stimularea curiozității pentru investigarea unor fenomene sau procese.
- Asumarea inițiativei în rezolvarea unor probleme
- Adoptarea atitudinii critice și de reflectare și folosirea responsabilă a mijloacelor de informare
- Dezvoltarea și manifestarea gândirii autonome, critice și creative în domeniul tehnic.
- Formarea și dezvoltarea imaginației.

Studiul acestei discipline oferă elevilor cunoștințe, abilități și deprinderi referitoare la citirea, reprezentarea și interpretarea circuitelor logice combinaționale și secvențiale (codificatoare, decodificatoare, multiplexoare, demultiplexoare, sumatoare, comparatoare digitale, circuite basculante bistabile, numărătoare, registre, memorii, etc.), cu referire, în deosebi, la modul de analiză și sinteză a circuitelor, citirea, reprezentarea și înțelegerea schemelor electrice, cu referire, în deosebi, la identificarea și explicarea simbolurilor componentelor acestora.

Studierea disciplinei în cauză are un rol important în formarea competențelor profesionale, impactul pe care îl va avea însușirea disciplinei este foarte mare în crearea condițiilor de studiere a următoarelor discipline prevăzute de planul de învățământ și în dezvoltarea unei cariere profesionale de succes.

III. Competențele profesionale specifice disciplinei

În cadrul modulului vor fi formate și dezvoltate următoarele competențe profesionale specifice:

CS1. Utilizarea standardelor, termenilor și simbolurilor specifice, a normelor de reprezentare și a materialelor folosite la executarea circuitelor electronice;

CS2. Prelucrarea datelor numerice;

CS3. Implementarea circuitelor integrate digitale în aplicații

CS4. Verificarea funcționalității circuitelor cu componente discrete.

CS5. Remedierea defectelor montajelor cu circuite electronice

IV. Administrarea disciplinei

| Semestrul | Numărul de ore | | | Modalitatea de evaluare | Nr credite | |
|-----------|----------------|----------------|----------------------|-------------------------|------------|-------------------|
| | Total | Contact direct | | | | Lucrul individual |
| | | Prelegeri | Practică/ Seminar | | | |
| IV | 90 | 45 | 15 | 30 | examen | 3 |

V. Unitățile de învățare

| Unități de competență | Unități de conținut |
|--|--|
| 1. Numere și codare | |
| 1. Reprezentarea numerelor în diferite sisteme de numerație și coduri numerice: <ul style="list-style-type: none">– Precizarea particularitățile codurilor ponderate și neponderate– Conversia numerilor dintr-un sistem de numerație în altul– Efectuarea de operații aritmetice în sistemele de numerație pozițională. | 1.1 Sisteme de numerare pozițională. Transferul numerelor dintr-un sistem de numerare în altul. 1.2 Operații aritmetice în sistemul binar, octal și hexazecimal. 1.3 Operații aritmetice în cod invers și complementar. |
| 2. Bazele algebrei logice | |
| 2. Identificarea formelor de reprezentare a funcțiilor logice: <ul style="list-style-type: none">– Utilizarea funcțiilor logice în aplicații electronice.– Definirea funcțiilor logice prin tabele și formule. | 2.1 Funcții logice elementare. 2.2 Legile algebrei logice. 2.3 Formele de reprezentare a funcțiilor logice. 2.4 Minimizarea funcțiilor logice pe cale analitică. 2.5 Minimizarea funcțiilor logice cu ajutorul diagramei Karnaugh. |

| Unități de competență | Unități de conținut |
|---|--|
| <ul style="list-style-type: none"> – Reprezentarea funcțiilor logice prin tabele, diagrame de timp, forme canonice. – Obținerea formelor canonice conjunctive a funcțiilor logice. – Obținerea formelor canonice disjunctive a funcțiilor logice. – Operarea cu proprietățile algebrei logice în vederea minimizării funcțiilor logice – Minimizarea funcțiilor logice prin metoda diagramei Karnaugh în vederea realizării unui circuit | |
| 3. Circuite logice combinaționale | |
| <p>3. Implementarea circuitelor logice combinaționale cu porți logice:</p> <ul style="list-style-type: none"> – Identificarea porților logice pe baza tabelelor de adevăr – Implementarea funcțiilor logice cu porți logice – Selectarea circuitelor digitale din familiile logice TTL și CMOS în conformitate cu documentația tehnică – Identificarea pinilor circuitelor integrate digitale utilizând cataloage de componente în vederea realizării circuitelor logice. – Selectarea circuitelor integrate digitale în sinteza circuitelor logice combinaționale (CLC) – Realizarea CLC cu ajutorul circuitelor integrate digitale – Identificarea defectelor CLC cu ajutorul aparatelor de măsură și control și a tabelelor de adevăr – Remedierea defectelor în CLC | <p>3.1 Sinteza circuitelor logice cu o singură ieșire.</p> <p>3.2 Sinteza circuitelor logice cu cu porți logice ȘI-NU.</p> <p>3.3 Sinteza circuitelor logice cu cu porți logice SAU-NU.</p> <p>3.4 Sinteza codificatorului.</p> <p>3.5 Sinteza decodificatorului.</p> <p>3.6 Sinteza multiplexorului.</p> <p>3.7 Sinteza demultiplexorului.</p> <p>3.8 Sinteza comparatorului numeric.</p> <p>3.9 Sinteza sumatorului.</p> |
| 4. Circuite logice secvențiale | |
| <p>4. Implementarea circuitelor logice secvențiale (CLS) cu circuite integrate digitale:</p> <ul style="list-style-type: none"> – Identificarea principiului de funcționare a circuitelor integrate. – Interpretarea datelor de catalog pentru circuite digitale secvențiale – Descrierea tipului de intrări și ieșiri. – Determinarea tabelului de stare. | <p>4.1 Sinteza bistabilului de tip R-S și D.</p> <p>4.2 Sinteza bistabilului de tip J-K și T.</p> <p>4.3 Analiza bistabilelor cu structură MASTER-SLAVE:</p> <ul style="list-style-type: none"> - bistabilelor cu structură MASTER-SLAVE cu inversor - bistabilelor cu structură MASTER-SLAVE cu legături de interzicere |

| Unități de competență | Unități de conținut |
|---|--|
| <ul style="list-style-type: none"> - Descrierea principiului de funcționare a circuitelor integrate utilizând diagramele de timp. - Realizarea montajelor cu circuite integrate digitale - Verificarea circuitelor realizate cu circuite integrate digitale | <p>4.4 Analiza numărătoarelor asincrone:</p> <ul style="list-style-type: none"> - cu numărare prin incrementare - cu numărare prin decrementare - reversibile - cu capacitate arbitrară de numărare <p>4.5 Analiza numărătoarelor sincrone:</p> <ul style="list-style-type: none"> - cu numărare prin incrementare - cu numărare prin decrementare - reversibile - cu capacitate arbitrară de numărare <p>4.6 Registre de deplasare:</p> <ul style="list-style-type: none"> - de la stînga la dreapta - de la dreapta la stînga <p>4.7 Registre de memorie.</p> <p>4.8 Registre universale.</p> |
| 5. Memorii semiconductoare | |
| <p>5. Implementarea memoriilor semiconductoare</p> <ul style="list-style-type: none"> - selectarea memoriilor pe baza caracteristicilor conform criteriilor specificate - explicarea modului de adresare a memoriei - conectarea memoriei într-un sistem cu microprocesor - scrierea datelor în memorie - citirea datelor din memorie - programarea memoriilor - extinderea capacității memoriilor | <p>5.1 Memorii semiconductoare:</p> <ul style="list-style-type: none"> - Tipuri de memorii. - Parametrii memoriilor - Organizarea memoriei - Adresarea memoriilor <p>5.2 Memorii de tip ROM:</p> <ul style="list-style-type: none"> - Programarea prin mască Mask ROM - Programarea de către utilizator <p>PROM EPROM și EEPROM</p> <ul style="list-style-type: none"> - Memoriile Flash <p>5.2 Memorii de tip RAM:</p> <ul style="list-style-type: none"> - Memoriile RAM statice (SRAM) - Memorii statice RAM asincrone - Memoriile RAM dinamice (DRAM) - Împrospătarea memoriilor DRAM <p>5.3 Extinderea capacității memoriilor.</p> |
| 6. Afișare numerică | |
| <p>6. Implementarea afișoarelor numerice:</p> <ul style="list-style-type: none"> - Sinteza convertorului de cod cu șapte segmente - Alegerea tipului de afișor - Implementarea afișoarelor LCD - Implementarea afișoarelor LED | <p>6.1 Dispozitive de afișare a informațiilor. Clasificări.</p> <p>6.2 Afișoare cu diode electroluminescente.</p> <p>6.3 Afișoare cu cristale lichide.</p> |

VI. Repartizarea orientativa a orelor pe unități de învățare

| Nr. crt. | Unități de învățare | Numărul de ore | | | |
|----------|--------------------------------|----------------|----------------|----------------------|-------------------|
| | | Total | Contact direct | | Lucrul Individual |
| | | | Prelegeri | Practică/ Seminar | |
| 1. | Numere și codare | 10 | 6 | - | 4 |
| 2. | Bazele algebrei logice | 12 | 8 | - | 4 |
| 3. | Circuite logice combinaționale | 29 | 14 | 9 | 8 |
| 4. | Circuite logice secvențiale | 28 | 12 | 6 | 8 |
| 5. | Memorii semiconductoare | 7 | 3 | - | 4 |
| 6. | Afișare numerică | 4 | 2 | - | 2 |
| | Total | 90 | 45 | 15 | 30 |

VII. Studiu individual ghidat de profesor

| Materii pentru studiul individual | Produse de elaborat | Modalități de evaluare | Termeni de realizare |
|--|---------------------|-------------------------|----------------------|
| 1. Numere și codare | | | |
| 1.1 Transferul numerelor în diverse sisteme de numerație 1.2 Operații aritmetice în cod invers și complimentar 1.3 Operații aritmetice cu numere reprezentate în virgulă mobilă | Studiu de caz | Prezentare produs final | Săptămâna 2 |
| 2. Bazele algebrei logice | | | |
| 2.1 Forme de reprezentare a funcțiilor logice 2.2 Minimizarea funcțiilor logice prin metoda analitică 2.3 Minimizarea funcțiilor logice cu ajutorul diagramei Karnaugh. 2.4 Minimizarea funcțiilor logice prin metoda Quine McCluskey | Studiu de caz | Prezentare produs final | Săptămâna 4 |

| Materii pentru studiul individual | Produce de elaborat | Modalități de evaluare | Termeni de realizare |
|--|----------------------------|-------------------------------|-----------------------------|
| 3. Circuite logice combinaționale | | | |
| 3.1 Sinteza circuitelor logice cu o singură ieșire (2ȘI-NU, 2 SAU-NU) 3.2 Sinteza decodificatorului 3.3 Sinteza multiplexorului 3.4 Sinteza demultiplexorului 3.5 Sinteza comparatorului numeric 3.6 Detectorul de paritate 3.7 Sinteza sumatorului cu transport anticipat | Studiu de caz | Prezentare produs final | Săptămâna 9 |
| 4. Circuite logice secvențiale | | | |
| 4.1 Sinteza bistabilelor 4.2 Conversia circuitelor basculante bistabile 4.3 Numărătoare asincrone cu modul diferit de numărare 4.4 Numărătoare sincrone cu modul diferit de numărare 4.5 Registre de memorie 4.6 Registre de deplasare 4.7 Registre combinate 4.8 Registre universale | Studiu de caz | Prezentare produs final | Săptămâna 11 |
| 5. Memorii semiconductoare | | | |
| 5.1 Memorii semiconductoare. Parametrii. Funcționarea memoriilor 5.2 Memorii RAM 5.3 Memorii ROM | Studiu de caz | Prezentare produs final | Săptămâna 13 |
| 6. Afișare numerică | | | |
| 6.1 Dispozitive de afișare a informațiilor. Clasificări 6.2 Afișoare cu diode electroluminescente 6.3 Afișoare cu cristale lichide | Studiu de caz | Prezentare produs final | Săptămâna 15 |

VIII. Lucrările de laborator/practice recomandate

1. Sinteza circuitelor logice combinaționale cu o singură ieșire.
2. Analiza decodurului.
3. Sinteza multiplexoarelor.
4. Sinteza demultiplexorului.
5. Sinteza comparatorului.
6. Sinteza sumatorului.
7. Sinteza circuitelor basculante bistabile.
8. Analiza numărătoarelor.
9. Analiza registrelor.

IX. Sugestii metodologice

Conținuturile modului Analiza și sinteza dispozitivelor numerice, trebuie să fie abordate într-o manieră flexibilă, diferențiată, ținând cont de particularitățile colectivului cu care se lucrează și de nivelul inițial de pregătire. Parcurgerea cunoștințelor se face în ordinea redată în coloana „Unități de conținut”. Numărul de ore alocat fiecărei teme rămâne la latitudinea cadrelor didactice care predau conținutul modului, în funcție de dificultatea temelor, de nivelul de cunoștințe anterioare ale colectivului cu care lucrează, de complexitatea materialului didactic implicat în strategia didactică și de ritmul de asimilare a cunoștințelor de către colectivul instruit. Modulul Analiza și sinteza dispozitivelor numerice are o structură elastică, deci poate încorpora, în orice moment al procesului educativ, noi mijloace sau resurse didactice.

Se recomandă abordarea instruirii centrate pe elev prin proiectarea unor activități de învățare variate, prin care să fie luate în considerare stilurile individuale de învățare ale fiecărui elev. Pentru atingerea rezultatelor învățării și dezvoltarea competențelor vizate de parcurgerea modului, pot fi derulate următoarele activități de învățare:

- aplicarea metodelor centrate pe elev, pe activizarea structurilor cognitive și operatorii ale elevilor, pe exersarea potențialului psihofizic al acestora, pe transformarea elevului în coparticipant la propria instruire și educație;
- îmbinarea și o alternanță sistematică a activităților bazate pe efortul individual al elevului (documentarea după diverse surse de informare, observația proprie, exercițiul personal, instruirea programată, experimentul și lucrul individual, tehnica muncii cu fișe) cu activitățile ce solicită efortul colectiv (de echipă, de grup) de genul discuțiilor, asaltului de idei, metoda expertului, metoda cubului, metoda mozaicului, discuția Panel, metoda cvintetului, jocul de rol, explozia stelară, metoda ciorchinelui;
- vizionări de materiale video (casete video, CD/DVD – uri);

- metode de predare interactive a materialului nou, de fixare a cunoștințelor, de formare a priceperilor și deprinderilor;
- însușirea unor metode de informare și de documentare independentă (ex. studiul individual, investigația științifică, studii de caz, metoda referatului, metoda proiectului etc.), care oferă deschiderea spre autoinstruire, spre învățare continuă (utilizarea surselor de informare: ex. biblioteci, Internet, bibliotecă virtuală).
- metode de verificare și apreciere a cunoștințelor, priceperilor și deprinderilor.
- metode și strategii de dezvoltare a gândirii critice:
 - de evocare: brainstorming-ul, harta gândirii, lectura în perechi;
 - de realizare a înțeleșului: procedeul recăutării, jurnalul dublu, tehnica lotus, ghidurile de studiu;
 - de reflecție: tehnici de conversație, tehnica celor șase pălării gânditoare, diagramele Venn, cafeneaua;
 - de încheiere: eseul de cinci minute, fișele de evaluare;
 - de extindere: interviurile, investigațiile independente, colectarea datelor;
- metode și strategii de învățare prin colaborare:
 - tehnici de spargere a gheții: Bingo, Ecusonul, Tehnica Graffiti, Colecționarul deosebit, Tehnica căutării de comori, Metoda Piramidei (Bulgărele de zăpadă);
- metode și strategii pentru rezolvarea de probleme și dezbateri:
 - Mozaic (jigsaw), Metoda grafică;
 - exerciții pentru rezolvarea de probleme și discuții: Mai multe capete la un loc, Discuția în grup, Consensul în grup.
- Învățarea prin descoperire;
- Activități practice; Studii de caz; Realizare lucrări grafice.

X. Sugestii de evaluare a competențelor profesionale

Evaluarea este implicită demersului pedagogic curent și urmărește măsura în care au fost formate deprinderile. Evaluarea permite atât profesorului cât și elevului să cunoască nivelul de achiziționare a deprinderilor și cunoștințelor, să identifice lacunele și cauzele lor, să realizeze un feed-back eficient în vederea reglării procesului de predare-învățare. Evaluarea continuă a elevilor va fi realizată de către cadrele didactice pe baza unor probe explicite, corespunzătoare deprinderilor vizate, iar ca metode de evaluare recomandăm:

- observarea sistematică a comportamentului elevilor, care permite evaluarea conceptelor, capacităților, atitudinilor față de o sarcină dată;
- investigația;
- autoevaluarea, prin care elevul compară nivelul la care a ajuns cu obiectivele și standardele educaționale și își poate impune/modifica programul propriu de învățare;
- metoda exercițiilor practice.
- Ca instrumente de evaluare se pot folosi:
- fișe de observație

- fișe cu întrebări tip grilă, întrebări cu alegere multiplă, întrebări de completare
- fișe de autoevaluare
- lucrări grafice - prin care se evaluează metodele de lucru, utilizarea corespunzătoare a bibliografiei parcurse, a materialelor și a instrumentelor, acuratețea realizării reprezentărilor grafice (corespunderea cerințelor standardelor în vigoare)
- portofoliul, ca instrument de evaluare flexibil, complex, integrator, se sugerează a fi utilizat în evaluarea finală.
- examen ca formă de evaluare finală.

Metodele de evaluare vor include:

- observarea directă în situații de muncă sau simulate;
- simularea sau demonstrația structurată.

Evaluarea proceselor realizate de elev se va efectua în baza următoarelor criterii:

- completitudine;
- corectitudine;
- productivitate;
- relevanță (comportament pe potrivă, adecvat);
- perseverență (asiduitate, insistență, stăruință, tenacitate);
- adaptabilitate;
- autonomie și responsabilitate;
- capacitatea de a acționa eficient în situații neprevăzute.

Evaluarea produselor realizate de elev se va efectua în baza următoarelor criterii:

- corespunderea produsului specificațiilor tehnice prestabilite;
- gradul de pregătire pentru utilizare.

XI. Resursele necesare pentru desfășurarea procesului de studiu

Orele la disciplina Analiza și sinteza dispozitivelor numerice se recomandă a se desfășura în cabinete de specialitate din unitatea de învățământ, amenajate și dotate cu echipament corespunzător.

| Nr. crt. | Denumirea resursei | № (buc.) |
|----------|---|----------|
| 1. | Calculatoare conectate la rețeaua globală Internet. | 1/elev |
| 2. | Standuri specializate. | 1/elev |
| 3. | Circuite integrate K155ЛA3 | 4/elev |
| 4. | Circuite integrate K155ЛE1 | 4/elev |
| 5. | Circuite integrate K155ЛH1 | 4/elev |
| 6. | Circuite integrate K155ИД4 | 4/elev |
| 7. | Circuite integrate K155КП2 | 4/elev |
| 8. | Circuite integrate K155ТM2 | 8/elev |
| 9. | Circuite integrate K155ИE7 | 2/elev |
| 10. | Circuite integrate K155ИP13 | 2/elev |
| 11. | Sursă de alimentare - 5V/2A | 1/elev |

XII. Resursele didactice recomandate elevilor

| Nr. crt. | Denumirea resursei | Locul în care poate fi consultată/ accesată/ procurată resursa |
|----------|---|--|
| 1. | Barry Wilkinson „Electronica Digitală” Bazele proiectării. Traducere de Dan Tudorașcu. Teora 2002, 190p. | Bibliotecă, CEEE |
| 2. | G. Ștefan Circuite integrate digitale. Buc. Intergraph 1993, 406p. | Bibliotecă, CEEE |
| 3. | E. Nicolai Radiotehnica vol. III. Buc. Intergraph 1989, 374p. | Bibliotecă, CEEE |
| 4. | S. Ionel Introducere practică în electronică. Timișoara, editura de vest 1994, 336p | Bibliotecă, CEEE |
| 5. | Gheorghe Toacșe, Dan Nicula. Electronica Digitală - Dispozitive, Circuite, Proiectare (Vol I, Vol II), Ed. Tehnică, 2005. | Bibliotecă, CEEE |

| Nr. crt. | Denumirea resursei | Locul în care poate fi consultată/ accesată/ procurată resursa |
|----------|---|--|
| 6. | Hintea S., Festila Lelia, Cîrlugea Mihaela Circuite integrate digitale. Culegere de probleme. Editura Casa Cărții de Știința, Cluj-Napoca, 2000 | Bibliotecă, CEEE |
| 7. | Опадчий Ю. Ф. Аналоговая и цифровая электроника (полный курс): - М.: Горячая линия – Телеком, 2002. – 768 стр. | Bibliotecă, CEEE |
| 8. | Liudmila Gremalschi, Iurie Mocanu., “Structura și funcționarea calculatorului”. Ed. “Liceum”, Chișinău 1996, 217 pagini. | Biblioteca, CEEE, Colegiul Politehnic Bălți |
| 9. | Valeriu Blaja, „Tehnica degitală”. Ed. „Valinex”, Chișinău 2003, 269 pagini. | Bibliotecă, CEEE, Colegiul Politehnic Bălți |
| 10. | Dan Nicula Circuite digitale | www.dannicula.ro/ed |
| 11. | Чье Ен УН, „ ЭЛЕКТРОНИКА” | Colegiul Politehnic Bălți Server local al instituției, format electronic |
| 12. | Electronica digitală | Colegiul Politehnic Bălți Server local al instituției, format electronic |
| 13. | Carmen Mușat, Circuite electronice în tehnica de calcul | Colegiul Politehnic Bălți Server local al instituției, format electronic |